

## 余宁梅教授



余宁梅,女,汉族,生于1963年1月,江苏南京人,中共党员,博士,教授,博士生导师,陕西省教学名师。1982—1986年在陕西机械学院自动控制系(现西安理工大学自动化与信息工程学院)半导体物理与器件专业学习,获工学学士学位。1986年大学毕业留校,1993—1999年在日本东北大学工学研究科电子工学学科学习,分别于1996年3月、1999年3月获得工学硕士及工学博士学位。1999年获得博士学位后进入日本冲电气株式会社(OKI)先端商品开发部任集成电路设计工程师。2001年至今在西安理工大学自

动化与信息工程学院电子工程系任教,2001年任教授,2003年被聘为博士生导师,2008—2013年担任自动化与信息工程学院副院长。其间于2009年1月至4月,受到日本文部省COE计划资助,以特别研究身份,赴日本东京大学短期工作。曾任中国科学院纳米研究所客座研究员、福建工程大学客座教授。现任西安理工大学电子科学与技术学科的学科带头人、校学术委员会委员,兼任IEEE会员、中国电工技术学会高级会员、全国半导体行业协会理事、陕西省半导体行业协会理事、西安市外专局专家、山东省激光检测技术与传感网重点实验室产业联盟学术委员会委员。

余宁梅教授在日本东北大学学习期间,参与多项日本文部省重点领域项目,获得美国专利1项,并于1997年获得日本电气信息学会颁发的植之原优秀留学生学术奖。博士毕业后,进入日本冲电气公司,从事语音芯片及W-CDMA无线通信(采用蓝牙技术)芯片的研究开发工作,并担当芯片的设计工作。

余宁梅教授主要从事图像压缩芯片、高性能多核处理器、CMOS图像传感器及其应用、低功耗模拟集成电路、电源管理芯片的研究工作。先后主持“量子码方式图象压缩解码专用芯片的研究”、“基于CMOS图像传感器及微流控技术的细胞检测片上实验室”等国家自然科学基金项目,“数模混在型W-CDMA无线通信芯片的研究及设计”、“高性能图象实时压缩编码芯片关键技术的研究”、“三相SPWM信号产生芯片”、“BD2 B1/GPS基带芯片开发”、“图像数据综合性研究”等省自然基金、教育部留学基金项目10项,国际合作项目5项,与企业合作重大项目5项。承担电子信息教学指导委员会教学改革项目及陕西省教学改革项目各1项。获得陕西省科技进步二等奖1项、陕西省教学成果二等奖1项。在图像压缩处理方面获得发明专利授权10项、集成电路设计技术方面获得发明授权5项。向企业转让发明专利3项。已在国内外学术期刊发表论文100余篇,其中60余篇被SCI或EI、ISTP检录。主编的《半导体集成电路》教材,作为普通高等教育电子科学与技术类特色专业系列规划教材,由科学出版社出版,并获得西安理工大学优秀教材一等奖。

余宁梅教授开设的博士生课程有“大规模集成电路技术”、“新器件、新工艺”及“片上网络”;硕士生课程有“CMOS集成电路”、“EDA技术”、“集成电路设计技术”、“Verilog HDL语言”;本科生课程有“半导体集成电路”,为国家级精品课程。先后获得“西安理工大学优秀党员”、“西安理工大学优秀教师”、“西安理工大学教书育人先进个人”、“西安理工大学优秀本科生导师”、“西安理工大学科研先进个人”等称号。作为主要负责人,组织申报电子科学与技术一级学科,并于2011年获批。负责省重点学科建设。培养的研究生中已有100余人获得硕士学位、11人获得博士学位。

(王卫勋)